### POSITION DETECTOR

Publication number: JP63070326 (A)
Publication date: 1988-03-30

Inventor(s): YAMANAMI TSUGUNARI; FUNAHASHI TAKAHIKO; SENDA

TOSHIAKI

Applicant(s): WACOM CO LTD

Classification:

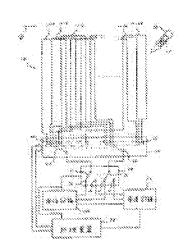
- international: G06F3/046; G06F3/033; G06F3/041; G06K11/06; G06F3/033;

G06F3/041; G06K11/06; (IPC1-7): G06F3/03

- European: G06F3/046; G06F3/033P2 Application number: JP19860213970 19860912 Priority number(s): JP19860213970 19860912

### Abstract of JP 63070326 (A)

PURPOSE:To execute highly accurate positional detection with simple constitution by transmitting radio waves to a position indicator by a loop coil in a position detecting part, receiving reversely transmitted waves also by the loop coil, detecting generated induction voltage, and executing said series of operation about all loop coils. CONSTITUTION:A clock pulse oscillated from an oscillator 41 in a transmission circuit 40 is frequencydivided as a pulse A, transmission/reception switching pulse B is turned to an intermittent pulse C through NAND gates 43, 44, converted 46 into a balanced signal, the connection switching 30 and selection 20 of the signal C are executed and radio waves based upon the signal C are generated from coils 11-i (i=1-n) of a position detecting part 10.; A nearby input pen 60 is generates radio waves through a tuning circuit based on induced voltage D and excites the coil 11-i to generate voltage E. The coil 11-i is switched 30 to a receiving circuit 50 by the signal C, amplified 51 and outputted as a signal F. When the phase of the signal F is the same as that of the signal A, a plus inversional signal G of the signal F is outputted, and if the phase of the signal F is the same as that of a prescribed signal A', a minus inversional signal I is outputted and sent to a processor 70 through an LPL. The processor 70 selects 20 the coil existing before and after the coil indicating the maximum detecting voltage and sequentially updates a coordinate value to detect a position specified by the pen (position indicator).



Also published as:

more >>

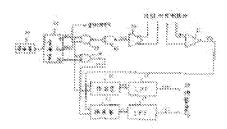
JP2053805 (B)

EP0587201 (A1)

US5028745 (A)

US4878553 (A)

EP0587200 (A1)



Data supplied from the esp@cenet database — Worldwide

① 特許出願公開

## ⑫ 公 開 特 許 公 報 (A)

昭63 - 70326

(51)Int Cl. 4

證別記号

广内整理番号

④公開 昭和63年(1988)3月30日

G 06 F 3/03

3 2 5

B - 7927 - 5B

審査請求 未請求 発明の数 2 (全11頁)

位置検出装置 60発明の名称

②特 願 昭61-213970

❷出 願 昭61(1986)9月12日

埼玉県北葛飾郡鷲宮町桜田5丁目23番4 株式会社ワコム 山並 嗣也 郊発 明 者

埼玉県北葛飾郡鷲宮町桜田5丁目23番4 株式会社ワコム 舟 橋 彦 分発 明 者

仙田 明 埼玉県北葛飾郡鷲宮町桜田5丁目23番4 株式会社ワコム @ 第 明 者

の出 願 人 株式会社 ワコム

73代 理 人 弁理士 吉田 精孝 埼玉県北葛飾郡鷲宮町桜田5丁目23番4

1. 発明の名称

位置検出装置 2. 特許請求の範囲

(1)複数のループコイルを位置検出方向に並設 してなる位置検出部と、

前記複数のループコイルより一のループコイ ルを順次選択する選択回路と、

前記ループコイルに供給する所定周波数の交 流信号を発生する送信回路と、

前記ループコイルに発生する誘導電圧中、前 記交流信号とほぼ同一周波数の誘導電圧を検出す る受信回路と、

前記選択された一のループコイルを前記送信 回路および受信回路に交互に接続する接続切替回 路と、

コイルとコンデンサを含み、前記交流信号が 供給されたループコイルより発生する電波に同調 する周調回路を有する位置指示器と、

各ループコイルに発生する誘導電圧より位置

指示器の指定位置を求める処理装置とからなる 位置検出装置。

(2)スイッチ等の操作に基づいて電圧と電流と の位相を可変となした同調回路を有する位置指示 器を用い、受信回路で検出した誘導電圧の位相か ら位置指示器における前記スイッチ等の状態を検 出するようになしたことを特徴とする特許請求の 範囲第1項記載の位置検出装置。

(3)複数のループコイルをX方向およびY方向 にそれぞれ並設してなるX方向およびY方向の位 置検出部と、

前記×方向および×方向の複数のループコイ ルより、X方向およびY方向の一のループコイル を順次選択するX方向およびY方向の選択回路と、

前記×方向および×方向のループコイルに供 給する所定周波数の交流信号を発生する送信回路

前記×方向および×方向のループコイルに発 生する誘導電圧中、前記交流信号とほぼ同一周波 数の誘導電圧を検出する受信回路と、

前記選択されたX方向およびY方向の一のループコイルを前記送信回路および受信回路に交互に接続するX方向およびY方向の接続切替回路と、

コイルとコンデンサを含み、前記交流信号が供給されたX方向およびY方向のループコイルより発生する電波に同調する同調回路を有する位置指示器と、

X方向およびY方向の各ループコイルに発生する誘導電圧より位置指示器のX方向およびY方向の指定位置を求める処理装置とからなる

位置検出装置。

(4)スイッチ等の操作に基づいて電圧と電流との位相を可変となした同調回路を有する位置指示器を用い、受信回路で検出した誘導電圧の位相から位置指示器における前記スイッチ等の状態を検出するようになしたことを特徴とする特許請求の範囲第3項記載の位置検出装置。

3,発明の詳細な説明

(産業上の利用分野)

本発明は、位置指示器がどこにも接続されず、

本発明はこのような従来の問題点を改善した ものであり、位置指示器がどこにも接続されず操 作性が良く、かつ高精度な位置検出装置を提供す ることを目的とする。

(問題点を解決するための手段)

本発明では前記問題点を解決するため、 複数 のループコイルを位置検出方向に並設してなる位 しかも位置検出精度の高い位置検出装置に関する ものである。

(従来の技術)

(発明が解決しようとする問題点)

前者の装置では位置検出精度は比較的良好で

置検出部と、前記複数のループコイルより一のル ープコイルを順次選択する選択回路と、前記ルー プコイルに供給する所定周波数の交流信号を発生 する送信回路と、前記ループコイルに発生する誘 導電圧中、前記交流信号とほぼ同一周波数の誘導 電圧を検出する受信回路と、前記選択された一の ループコイルを前記送信回路および受信回路に交 互に接続する接続切替回路と、コイルとコンデン サを含み、前記交流信号が供給されたループコイ ルより発生する電波に周調する周調回路を有する 位置指示器と、各ループコイルに発生する誘導管 圧より位置指示器の指定位置を求める処理装置と から第1発明を構成し、複数のループコイルをX 方向およびY方向にそれぞれ並設してなるX方向 およびY方向の位置検出部と、前記X方向および Y方向の複数のループコイルより、X方向および Y方向の一のループコイルを順次選択するX方向 およびY方向の選択回路と、前記X方向およびY 方向のループコイルに供給する所定周波数の交流 信号を発生する送信回路と、前記×方向および×

#### (作用)

第1発明によれば、複数のループコイルより いずれか一つが選択回路により選択され、、交流信 接続切替回路により送信回路が接続され、、交流信 号が流されると、該ループコイルより電波が発生 する。該電波は位置検出部上で位置指定を行なう 位置指示器内のコイルを励振し、前記交流信号に 同期した誘導電圧を発生する。その後、接続切替

方向に沿って動かしても、各ループコイルと位置 指示器との距離は変わらないので、同一の座標値 が得られる。

また、第2発明によれば、 X および Y 方向において、ループコイルと位置指示器のコイルとの間の共振に基づく誘導電圧値が求められ、これより X および Y 方向のいわゆる 2 次元座標値が求められる。

#### (実施例)

第1図は本発明の位置検出装置の第1の実施例を示すもので、図中、10は位置検出部、20は選択回路、30は受信回路、40は選択回路、50は接続切替回路、60は位置指示器、70は処理装置である。

位置検出部10は、互いに平行な薄体を有する複数、例えば48本のループコイル11-1、 11-2、……11-48が、図中、矢印〇方向 (以下、位置検出方向と称す。)に並設されてなっている。また、各ループコイル11-1~11 -48は、互いに平行で且つ重なり合う知く配置 回路により前記選択されたループコイルに受信回 路が接続されるとともに前記交流信号が切断され ると、前記電波は消滅する。一方、位置指示器の 同調回路には前記発生した電圧に基づく電流が流 れており、この電流は該同調回路内のコイルより 電波を発生させる。該電波は受信回路に接続され たループコイルを逆に励振するため、該ループコ イルには誘導領圧が発生する。前記電波の送受信 は、ループコイルを切替えて順次線返されるが、 該ループコイルと位置指示器のコイルとの共振に よって行なわれるため、ループコイルとコイルと の距離が小さい程、前記誘導電圧の電圧値は大き くなる。従って、位置指示器を置いた位置(指定 位置)に最も近いループコイルに発生する誘導電 圧を最大値として、該指定位置から離れるに従っ て徐々に小さくなる誘導電圧が各ループコイルに 発生する。前記各誘導電圧の電圧値は処理装置に より演算処理され、電圧値が極大値となる座標値、 即ち位置指示器の指定位置が求められる。

なお、位置指示器を位置検出方向に直交する

されている。なお、ここでは各ループコイル11 - 1~11-48を1ターンで構成したが、必要 に応じて複数ターンとなしても良い。

該位置検出部10としては、例えば周知のプリント基板にエッチング加工を施すこと等により形成した多数の平行な導体を、ジャンパ線等によって接続することにより、前記複数のループコイルとなしたものを用いることができる。

選択回路20は、前記複数のループコイルを順11-1~11-48より一のループコイルを順次選択するものであり、前記ループコイル11-1、11-48の一端は一の端子群21にそれでれ接続され、また、他端は他の端子群22にそれでれ接続されている。端子群21に対応する選択を立ている。なり、如理装置70からの情報に基づいて動作して一のループコイルを選択する如くなっている。

該選択回路20は、周知のマルチプレクサを 多数組合せることによって実現できる。 接続切替回路30は、前記選択回路20によって選択された一のループコイルを送信回路40 および受信回路50に交互に接続するものであり、前記選択回路20の選択接点23および24は、 選択接点31および32にそれぞれ接続されている。また、送信回路40の2つの出力 端子33、35に接続され、また、受信回路50の2 のの入力端子は端子34、36に接続されている。前記端子33、36に対応する選択接点31、は 可記端子35、36に対応する選択接点31、は 可記端子35、36に対応する選択接点31、は 可記端子35、36に対応する選択接点32 に 地動し、送信を切替える如くなっている。

なお、該接続切替回路30も周知のマルチプレクサによって実現される。

第2図は送信回路40および受信回路50の 詳細を示すものである。同図において、41は発 振器、42は分周器、43,44はナンドゲート、 45はエクスクルーシブオア(EXOR)ゲート、 46は駆動回路であり、これらは送信回路40を 構成する。また、51は増幅器、52,53は位

615 の数値は、位置検出部10の各ループコイルより発信される電波の周波数に共振(同調)する値に選ばれる。

一方、コンデンサ614 はスイッチ611 を介してコイル612 の両端に接続されており、スイッチ611 がオンした時、前述した並列共振回路における電流の位相を所定角度遅らせる作用を行なう。なお、スイッチ611 は、芯体63の先端を位置検出部10の入力面(図示せず)に押付けることによって、該芯体63をペン軸62内に押込むと、その後端によりコイルパネ65を介して押圧され、オンする如くなっている。

処理装置70は、後述する送受切替信号および受信回路50の出力に基づいて、各ループコイルの切替を制御するとともに、指定座標値を算出する。

次に動作について説明するが、まず、位置検 出部10と入力ペン60との間で健波が送受信されるようす、並びにこの際得られる信号について 第5図に従って説明する。 相検波器、54.55は低域フィルタ(LPF) であり、これらは受信回路50を構成する。

位置指示器(以下、入力ペンと称す。)60 は、コイルとコンデンサを含む同調回路61を内蔵している。

第3図は入力ペン60の詳細な構造を示すもので、合成樹脂等の非金属素材からなるペン他62の内部にその先端寄りから、ボールペン等の芯体63と、該芯体63を摺動自在に収容し得る透孔を備えたフェライトコア64と、コイルバネ65と、スイッチ611、フェライトコア64の周囲に巻回されたコイル612、コンデンサ613。614 および可変コンデンサ615 からなる同期回路614 および可変コンデンサ615 からなる同期回路614 および可変コンデンサ615 からなるにはキャップ66が取付けられてなっている。

前記コンデンサ 613 および可変コンデンサ 615 は、第4図にも示すように互いに並列に接続され、さらにその両端はコイル 612 に接続され、周知の並列共振回路を構成している。なお、コイル 612 , コンデンサ 613 および可変コンデンサ

送信回路40において、発振器41より発生した、例えば4MHzのクロックパルスは、分周器42で1/4 、1/8 および1/256 に分周される。ナンドゲート43の一方の入力端子には、1/8 に分周された 500kHzのパルス信号Aが入力され、他方の入力端子には1/256 に分周された15.625kHzの送受切替信号Bが入力され、その出力はさらにナンドゲート44で反転されて、32μsec 毎に500 kHzのパルス信号を出したり、出さなかったりする信号Cとなる。

該信号 C は、駆動回路 4 6 によって平衡信号に変換され、さらに接続切替回路 3 0 および選択回路 2 0 を介して位置検出部 1 0 の一のループコイル、例えば 1 1 ー i に送出されるが、この時、該ループコイル 1 1 ー i は前記信号 C に基づく電波を発生する。

この際、位置検出部10のループコイル11 ー i 付近にて入力ペン60が略直立状態に保持されていると、該電波は入力ペン60のコイル612 を励振し、その同調回路61に前記信号Cに同期 した誘導電圧Dを発生する。

その後、信号Cにおいて、信号無しの期間、即ち受信期間に入るとともにループコイル11ーiが受信回路50側に切替えられると、該ループコイル11ーiよりの電波は直ちに消滅するが、入力ペン60の同調回路61においては回路的な変化はないため、前記誘導電圧Dは徐々に減衰する。

一方、コイル 612 は、前記誘導電圧 D に基づいて同調回路 6 1 を流れる武流により電波を発生する。該電波は受信回路 5 0 に接続されたループコイル 1 1 ー i を逆に励振するため、該ループコイル 1 1 ー i には誘導電圧 E が発生する。

接続切替回路30は、前記送受切替信号Bにより切替えられているため、送信停止期間の間のみ、ループコイル11-iよりの信号を取入れる。該受信信号Eは、増幅器51により増幅され、信号Fとなり、さらに位相検波器52,53に送出される。

位相検波器52には前記パルス信号Aが検波

位相が一致しており、従って、受信信号Fとパルス信号Aの位相が一致する。而して、この時、信号Hのみに電圧が現われ、信号Jには電圧は現われない。

また、入力ペン60において、スイッチ 611 がオンとなっている場合は、前述したように同額回路61の共振周波数における電流の位相が電電の位相に対して所定角度遅れており、従って、受信号下の位相もパルス信号Aの位相に対して不受信角度遅れることになる。而して、この時、この際の位相遅れが90°であれば、信号Jのみに電圧が現われることになる。)。

処理装置70に送出された前記信号Hおよび Jは、ここでディジタル信号に変換され、さらに 下記式(1), (2) に示す演算処理が施される。

 $V_{\chi} = (V_{H}^{2} + V_{J}^{2})^{1/2}$  ......(1)  $V_{\theta} = \tan^{-1}(V_{J}/V_{H})$  ......(2)
ここで、電圧 $V_{\chi}$  は入力ペン60とループコイル
1.1 - i との距離に比例した値を示す。また、電

信号として入力されており、この時、受信信号Fの位相がパルス信号Aの位相と一致していれば、ちょうど受信信号Fをプラス側に反転した信号Gを出力する。該信号Gは遮断周波数の充分低い低域フィルタ54にて電圧VHの平坦な信号Hに変換され処理装置70に送出される。

また、位相検波器53にはパルス信号AAとその2倍の周波数のパルス信号とをEXXORによるのパルスな信号とのパルスな信号とのパルスな信号とのパルスな信号とのパルスな信号といったところの遅れたカカスな信号といった信号にはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはいいなりにはなりに送出される。

ここで、入力ペン60において、スイッチ 611 がオフとなっている場合は、前述したように 同調回路61の共振周波数における電圧と電流の

圧 V θ は入力ベン 6 0 の同調回路 6 1 における電圧と電波の位相差に比例した値を示す。

前記電圧 V X の値は、入力ペン60と電波を送受信するループコイル11-i が切替えられると変化し、これより後述する如くして入力ペン60の位置が検出される。

前記電圧  $V_{\theta}$  の値はスイッチ 611 のオン・オフのみによって変化するため、該電圧  $V_{\theta}$  を所定の関値電圧と比較することによって、該スイッチ 611 のオン・オフが識別される。

次に第6図乃至第8図に従って、本発明の装 置における位置検出のようすを説明する。

まず、装置全体の電源が投入され、測定開始状態になると、処理装置70は位置検出部10のループコイル11-1~11-48のうち、 銀 初のループコイル11-1を選択する情報を選択回路20に送り、該ループコイル11-1を接続り替回路30に接続する。接続り替回路30に接続する。接続り替回路30に接続する。接続り替回路30に接続する。とび受信回路30に交

互に切替制御する。

この際、送信回路 4 0 は 3 2  $\mu$  sec の送信期間において、第 6 図 (a) に示すような 500 k H z の 1 6 個のパルス信号を該ループコイル 1 1 - 1 へ送る。前記送信および受信の切替は第 6 図 (b) に示すように一のループコイル、ここでは 1 1 - 1 に対して 7 回繰返される。この 7 回の送信および受信の繰返し期間が、一のループコイルの選択期間 ( 448 $\mu$  sec ) に相当する。

受信回路50の位相検波器52.53の出力には、一のループコイルに対して7回の受信期間毎に誘導電圧が得られるが、これらの誘導電圧は前述したように低域フィルタ54,55にて平均化されて、処理装置70に送出される。該2つの誘導電圧は、処理装置70にて前述した演算処理により、入力ペン60とループコイル11-1との距離に比例した検出電圧V<sub>X1</sub>に変換され、一時記憶される。

次に処理装置70はループコイル11-2を選択する情報を選択回路20に送り、該ループコ

ループコイルを中心として、その前後の一定数、 例えば10本のループコイルのみを選択する情報 を選択回路20に送出し、前記同様にして検出電 圧を得て位置検出を行ない、得られた座標値を前 記記憶部に転送し、その値を更新する。

一方、処理装置70は前記各検出電圧V X1~ V X48 とともに、入力ペン60の同調回路61における電圧と電流の位相差に比例した検出電圧 V のを常にし、放け出電圧 V のを常に所定の関値電圧と比較している。従って、この際、入力ペン60のスイッチ611 をオンすると、処理装置でいるは前記比較結果よりこれを検出し、この時点における前記座標値を入力値として、図示しない他の電子計算機等に送出する。

第8図は処理装置70における第2回目以降の検出動作のタイミングを示すものである。なお、図中、レベルチェックとは検出電圧の最大値が前記検出レベルに達しているか否か、および最大値の検出電圧を有するループコイルがどのループコイルであるかをチェックし、検出レベルに達して

イル 1 1 - 2 を接続切替回路 3 0 に接続し、入力ペン 6 0 とループコイル 1 1 - 2 との距離に比例した検出電圧 V<sub>X2</sub>を得てこれを記憶し、以後、同様にループコイル 1 1 - 3 ~ 1 1 - 4 8 を順次接続切替回路 3 0 に接続し、第 6 図(c) に示すような各ループコイル毎の入力ペン 6 0 との距離に比例した検出電圧 V<sub>X1</sub>~ V<sub>X48</sub> (但し、第 6 図(c)にはその一部のみを示す。)を記憶する。

実際の検出電圧は第7図に示すように、入力ペン60が置かれた位置(×p)を中心として、その前後の数本のループコイルのみに検出電圧が発生する。

処理装置 7 0 は前記記憶した検出電圧の電圧値が一定の検出レベル以上である時、これらの電圧値より後述する如くして入力ペン 6 0 の位置を表わす座標値を算出し、これを図示しない記憶部に転送する。

このようにして第1回目の位置検出が終了すると、処理装置70は前記ループコイル11-1~11-48のうち、康大の検出電圧が得られた

いなければ座標計算を停止し、また、次回の検出 動作において選択するループコイルの中心を設定 する。

座標値×Dを求める算出方法の一つとして、 検出程圧 V X1~ V X48 の極大値付近の改形を適当 な函数で近似し、その函数の極大値の座標を求め る方法がある。

例えば第6図(c) において、最大値の検出電圧 V<sub>X3</sub>と、その両側の検出電圧 V<sub>X2</sub>および V<sub>X4</sub>を 2 次函数で近似すると、次のようにして貸出することができる(但し、各ループコイル11-1~ 1 1-48の中心位置の座標値を×1~×48とし、その間隔を Δ×とする。)。まず、各電圧と座標値より、

$$V_{x2} = a (x 2 - x p)^2 + b \cdots (3)$$

$$V_{X3} = a (x3 - xp)^2 + b \cdots (4)$$

$$V_{X4} = a (x 4 - x p)^2 + b \cdots (5)$$

となる。ここで、 a , b は定数( a < o )である。 また、

$$\times 3 - \times 2 = A \times \cdots \cdots (6)$$

×4 -×2 = 2 Δ× ······(7) となる。(6),(7) 式を(4),(5) 式に代入して整理 すると、

$$x p = x 2 + \Delta x / 2 \{ (3 V_{X2} - 4 V_{X3} + V_{X4}) / (V_{X2} - 2 V_{X3} + V_{X4}) \}$$
......(8)

となる。

従って、各検出電圧 V X1~ V X48 より、前記 レベルチェックの際に求められた最大値の検出電圧 およびその前後の検出電圧を抽出し、これらと 該 最大値の検出電圧が得られたループコイルの 1 つ前のループコイルの座標値(既知) とから前述した (8) 式に相当する演算を行なうことにより、入力ペン 6 O の座標値 x p を算出できる。

なお、実施例中のループコイルの本数やその並べ方は一例であり、これに限定されないことはいうまでもない。

第9図は本発明の第2の実施例を示すものである。同図において、81および82はX方向およびY方向の位置検出部、83および84はX方

指示器に対して電波を送信するとともに、該同調 回路より逆に発信される電波をループコイルで受 信し、この際発生する誘導電圧を検出し、これを 複数のループコイルの全てについて行ない、得ら れた複数の誘導電圧より位置指示器の指定位置を 検出するようになしたため、位置指示器側にはコ イルとコンデンサを主要な要素とする同韻回路を 設けるのみで良く、コードが不要となり目つ雷池 や騒石等の重量のある部品が不要となり、その分、 操作性が良くなり、また、位置検出部に特別な部 品を必要としないため、大型化でき、電子黒板等 への適用が可能となり、さらに得られた複数の誘 導電圧に対する演算処理の精度を上げることによ って、位置検出精度を上げることができる。また、 位置検出部をX方向およびY方向に設けたものに よれば、X方向およびY方向の2方向の位置検出 が可能となる等の利点がある。

#### 4. 図面の簡単な説明

第1図は本発明の位置検出装置の第1の実施 例を示す構成図、第2図は送信回路および受信回

向および Y 方向の選択回路、85 および86 は X 方向およびY方向の接続切替回路で、それぞれ前 記位置検出部10、選択回路20、接続切替回路 30と同様な構成を有しており(但し、図面では 簡略のためその細部については省略する。〉、該 位置検出部81、82についてはその各ループコ イルがそれぞれ又方向およびY方向に直交する如 く、互いに重ね合わされている。また、87は処 理装置で、X方向およびY方向の位置検出を交互 に行なわせるようにした点を除いて、前記処理装 置70と同様である。なお、処理装置87におけ る第2回目以降の座標検出動作のタイミングを第 10図に示す。このように本実施例によれば、X 方向およびY方向の2方向の位置(座標)検出が 容易にできる。なお、送信回路40、受信回路 50、入力ペン60の構成は前記第1の実施例と 同じで良い。

#### (発明の効果)

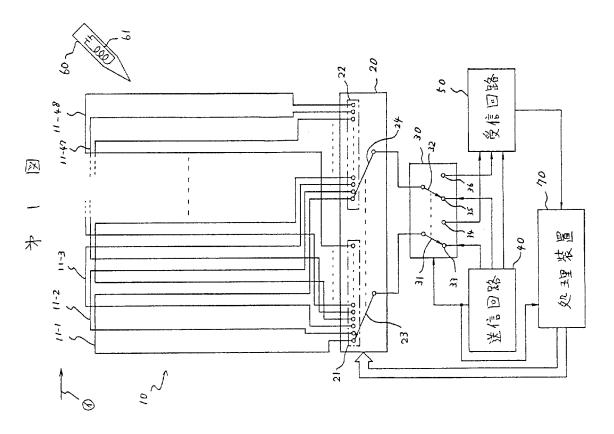
以上説明したように本発明によれば、位置検 出部のループコイルより、同調回路を有する位置

路の詳細な構成を示す図、第3図は入力ペンの具体的な構成を示す図、第4図は周調回路の構成図、第5図は第3図の各部の波形図、第6図(a)(b)(c)は本発明における基本的な検出動作を示すタイミング図、第7図は第1回目の検出動作の際に各ループコイルより得られる検出電圧を示す図、第8図は第2回目以降の検出動作を示すタイミング図、第9図は本発明の第2の実施例を示す構成図、第10図は第2の実施例における第8図と同様な図である。

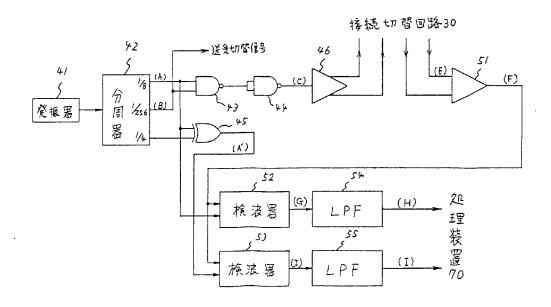
10…位置検出部、11-1~11-48… ループコイル、20…選択回路、30…接続 切替回路、40…送信回路、50…受信回路、 60…位置指示器、61…同調回路、70… 処理装置、81…X方向位置検出部、82… Y方向位置検出部。

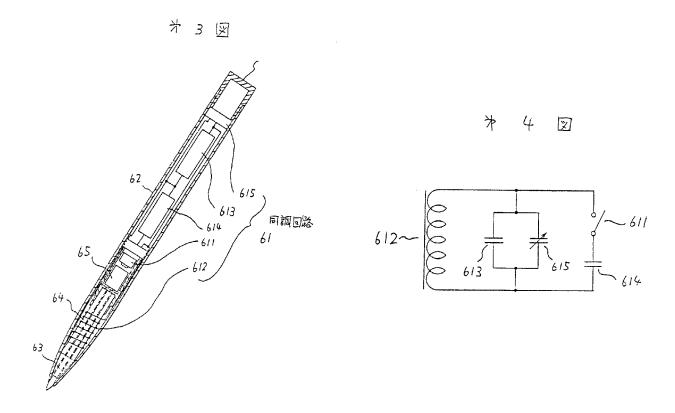
> 特許 出願 人 株式会社 ワコム 代理人弁理士 吉 田 精 孝

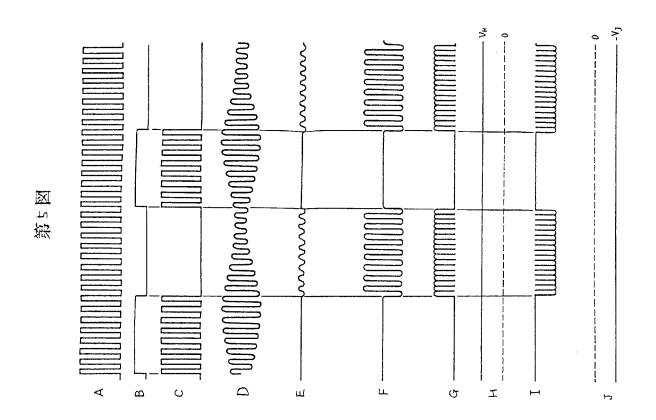
# 特開昭63-70326 (8)



## **为 2 図**







# 为 6 図

